Fig. 1
図1

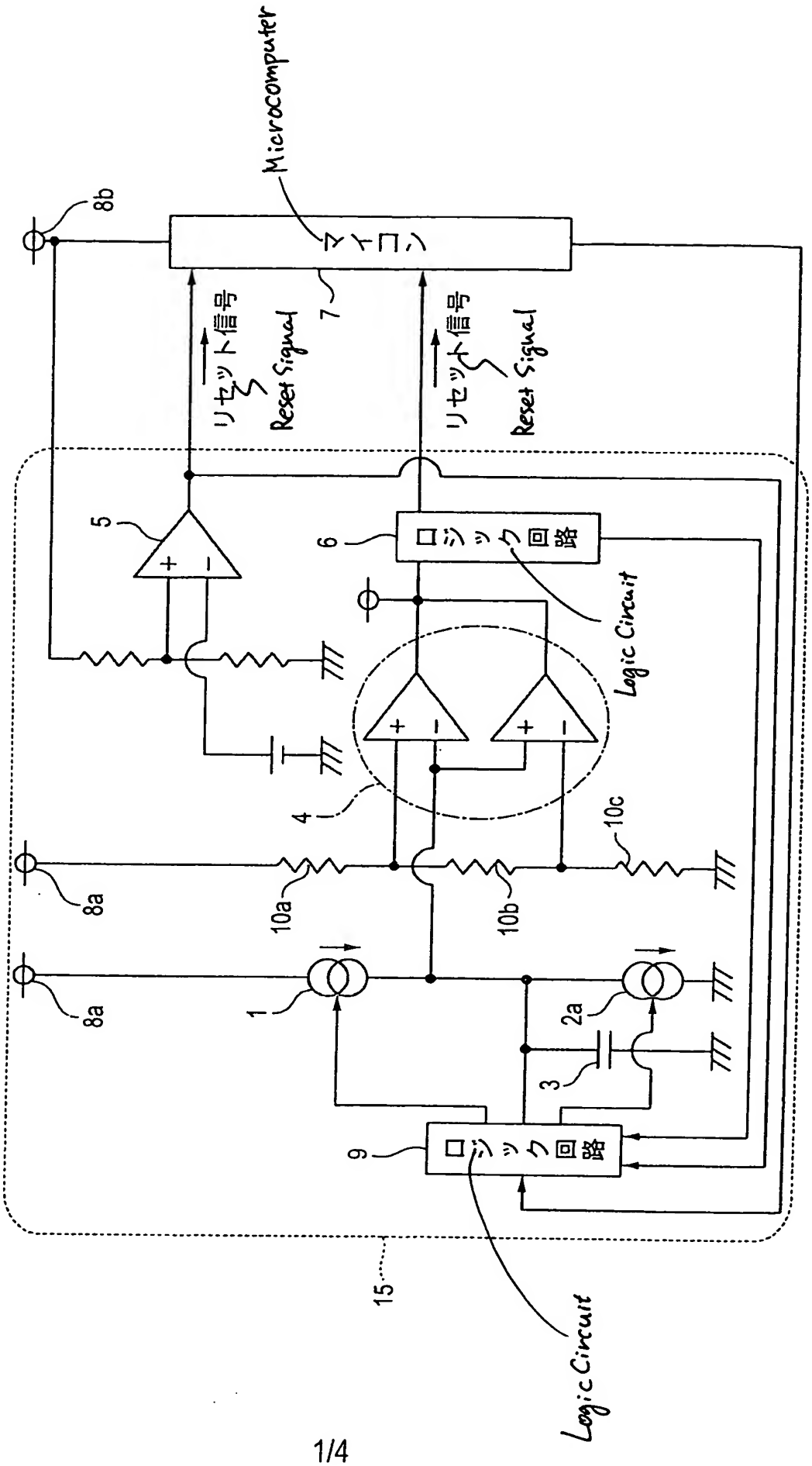

Microcomputer
マイコン
8b
7
リセット信号
Reset Signal
リセット信号
Reset Signal
5
6
ロジック回路
Logic Circuit
4
8a
10a
10b
10c
8a
1
2a
3
9
ロジック回路
15
Logic Circuit

Fig. 2
図2

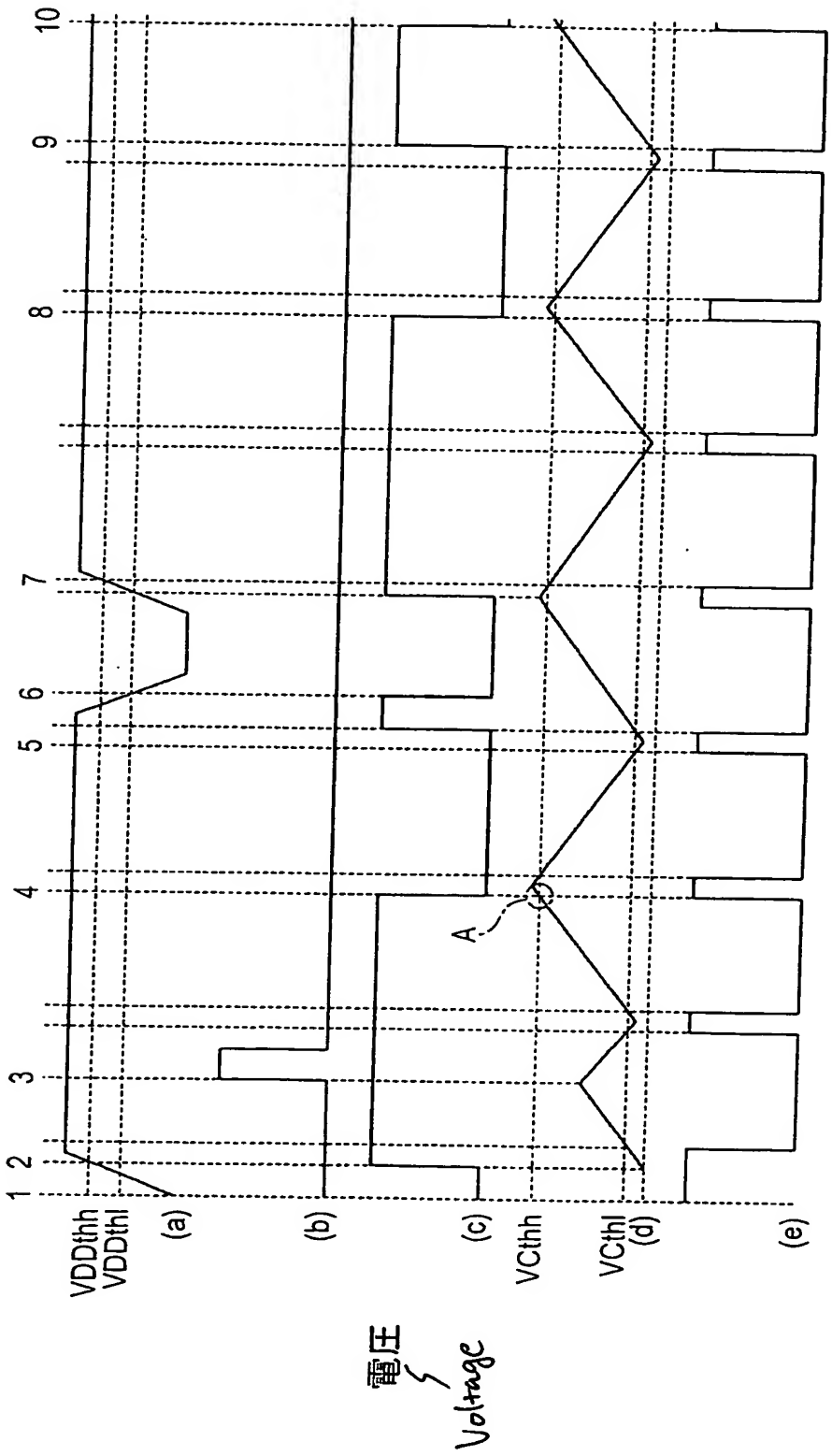

1
2
3
4
5
6
7
8
9
10
VDDthh
VDDthl
(a)
(b)
(c)
VCthh
VCthl
(d)
(e)
A
電圧
Voltage
時間
Time

Fig.3
図3

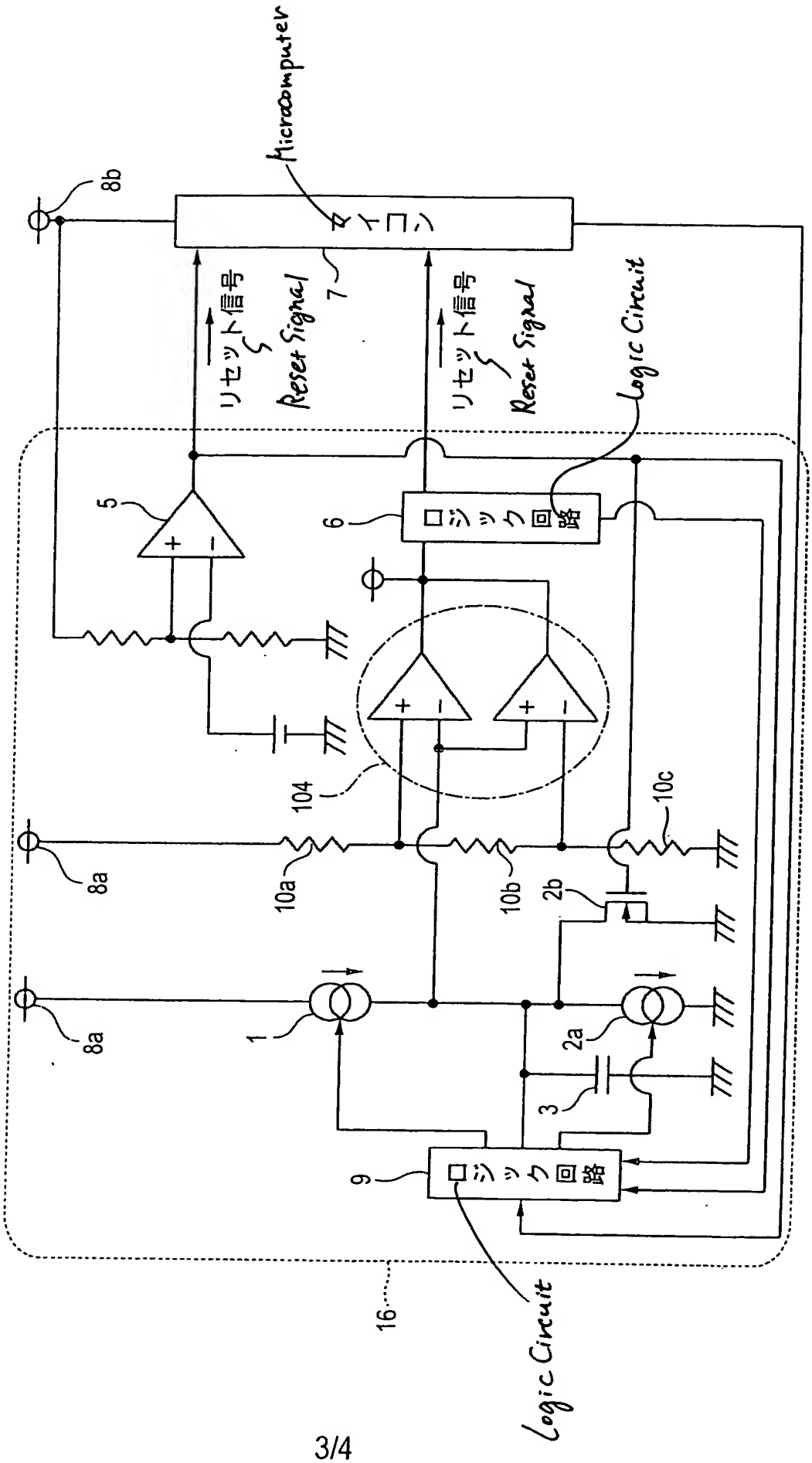
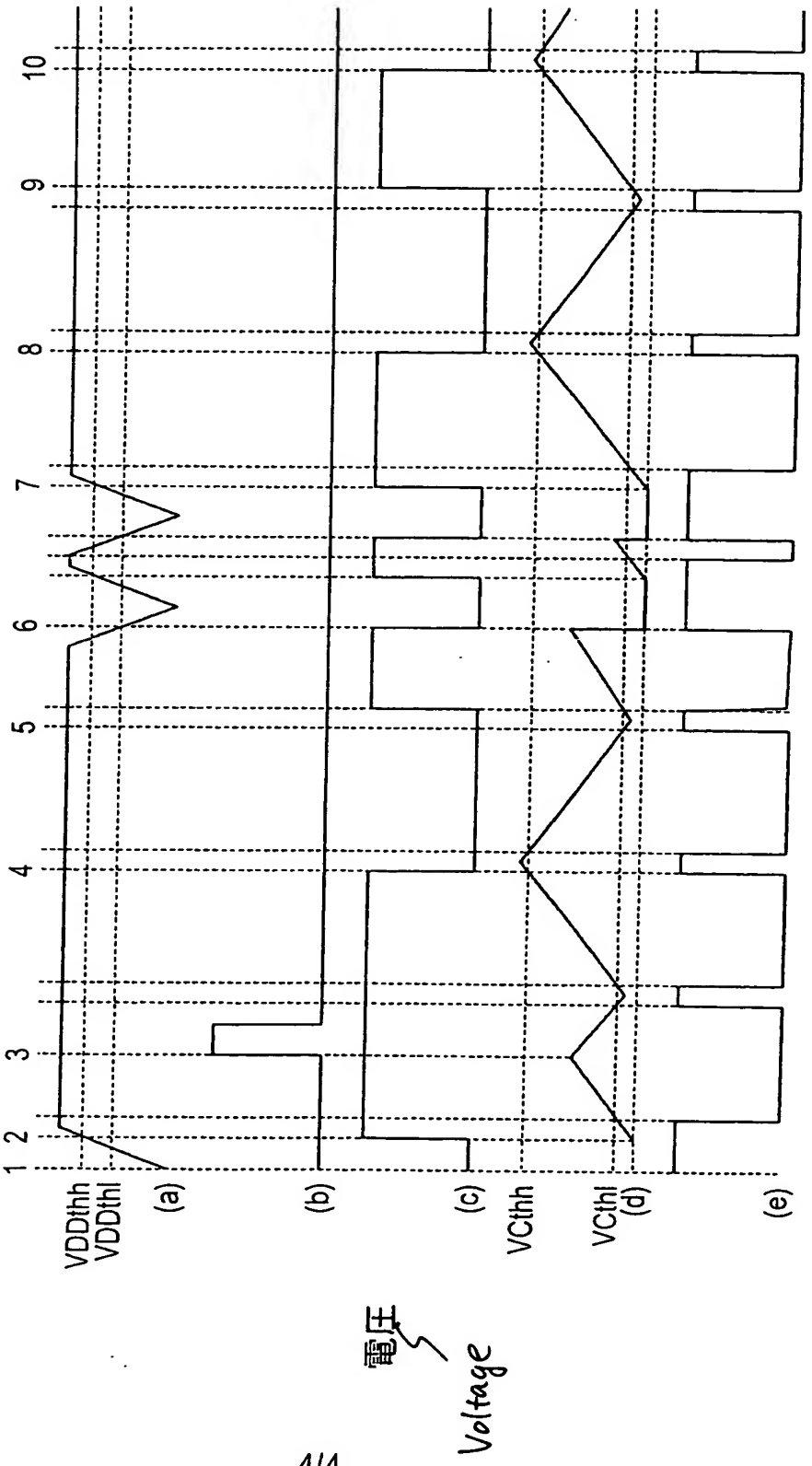

Microcomputer
マイコン
8b
7
リセット信号
Reset Signal
リセット信号
Reset Signal
Logic Circuit
5
6
ロジック回路
104
8a
10a
10b
10c
2b
8a
1
2a
3
9
ロジック回路
16
Logic Circuit

Fig. 4

図4


1
2
3
4
5
6
7
8
9
10
VDDthh
VDDthl
(a)
(b)
(c)
VCthh
VCthl
(d)
(e)
電圧
Voltage
時間
Time